

This is to certify that the following application annexed hereto is a true copy from the records of the Korean Intellectual Property Office.

출 원 번 호

10-2003-0067432

Application Number

출 원 년 월 일

Date of Application

2003년 09월 29일

SEP 29, 2003

출

ଠା

삼성전자주식회사

Applicant(s)

SAMSUNG ELECTRONICS CO., LTD.



2003 년 10 월 15 일

특

허

청

COMMISSIONER





【서지사항】

【서류명】 특허출원서

【권리구분】 특허

【수신처】 특허청장

 [참조번호]
 0005

【제출일자】 2003.09.29

【국제특허분류】 G06T

【발명의 명칭】 눈에 보이지 않는 프래그먼트를 처리하기 위한 3차원 그래픽스

렌더링 엔진 및 그 방법

【발명의 영문명칭】 3D graphics rendering engine for processing an invisible

fragment and method thereof

【출원인】

【명칭】 삼성전자 주식회사

【출원인코드】 1-1998-104271-3

【대리인】

[성명] 이영필

【대리인코드】 9-1998-000334-6

【포괄위임등록번호】 2003-003435-0

【대리인】

【성명】 정상빈

 【대리인코드】
 9-1998-000541-1

【포괄위임등록번호】 2003-003437-4

[발명자]

【성명의 국문표기】 김이섭

【성명의 영문표기】 KIM,Lee Sup

【주민등록번호】 591123-1037236

【우편번호】 305-701

【주소】 대전광역시 유성구 구성동 한국과학기술원 칩스 1층 MVLSI 연구

실

 [국적]
 KR

[발명자]

【성명의 국문표기】 유창효

【성명의 영문표기】 YU, Chang Hyo

【주민등록번호】 790304-1952014



【우편번호】

305-701

【주소】

대전광역시 유성구 구성동 한국과학기술원 서측기숙사 4213호

【국적】

KR

【공지예외적용대상증명서류의 내용】

【공개형태】

간행물 발표

【공개일자】

2003.05.25

【심사청구】

청구

【취지】

특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의

한 출원심사 를 청구합니다. 대리인

이영필

(인) 대리인

정상빈 (인)

【수수료】

【기본출원료】

20

면

29,000 원

【가산출원료】

3 면

3,000 원

【우선권주장료】

0 건

0 원

【심사청구료】

11 항

461,000 원

【합계】

493,000 원

【첨부서류】

1. 요약서·명세서(도면)_1통 2.공지예외적용대상(신규성상실의예

외, 출원시의특례)규정을 적용받 기 위한 증명서류_1통



【요약서】

[요약]

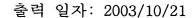
프래그먼트를 처리하는 3차원 그패픽스 렌더링 엔진 및 방법이 개시된다. 상기 렌더링 엔진은 깊이 필터 회로에 소정의 Z값을 갖는 깊이 필터를 위치시키고, 현재 래스터라이징되고 있는 제1물체를 구성하는 각 프래그먼트의 깊이 값과 상기 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 제1물체를 구성하는 각 프래그먼트에 대한 데이터를 내부 메모리 장치에 저장한 후, 현재 래스터라이징되고 있는 제2물체를 구성하는 각 프래그먼트의 깊이 값과 상기 필터의 깊이 값을 비교하고, 그 비교결과 및 상기 내부 메모리 장치에 저장된 데이터에 기초하여 상기 제1물체에 의하여 겹쳐지는 상기 제2물체의 적어도 하나의 프래그먼트를 사전에 제거하는 방법을 수행한다. 또한 상기 렌더링 엔진은 렌더링되는 프래그먼트들의 공간상의 분포에 기초하여 실시간으로 상기 깊이 필터의 위치를 보정한다.

【대표도】

도 1

【색인어】

3차원 그래픽스 렌더링 엔진,





【명세서】

【발명의 명칭】

눈에 보이지 않는 프래그먼트를 처리하기 위한 3차원 그래픽스 렌더링 엔진 및 그 방법{3D graphics rendering engine for processing an invisible fragment and method thereof}

【도면의 간단한 설명】

본 발명의 상세한 설명에서 인용되는 도면을 보다 충분히 이해하기 위하여 각 도면의 상 세한 설명이 제공된다.

도 1은 본 발명의 실시예에 따른 3차원 그래픽스 렌더링 엔진의 블록 다이어 그램을 나타낸다.

도 2는 본 발명에 따른 3차원 공간상의 깊이 필터의 개념도를 나타낸다.

도 3은 본 발명에 따른 3개의 깊이 필터들의 공간상의 배치를 나타낸다.

도 4는 본 발명에 따른 깊이 필터의 위치에 따른 전체 프래그먼트의 분포도를 나타낸다.

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

본 발명은 그래픽스 렌더링 방법 및 렌더링 엔진에 관한 것으로, 보다 상세하게는 3차원 그래픽스 렌더링 엔진에서 공간상의 깊이 필터를 이용하여 눈에 보이지 않는 프래그먼트를 신속하게 제거하여 메모리 대역폭을 줄이는 방법 및 장치에 관한 것이다.



- 의반적인 고성능 3차원 렌더링 프로세서는 보간(interpolation), 텍스쳐 매핑(texture mapping), 퍼-프래그먼트 동작(per-fragment operation) 및 깊이 검사 (Z-테스트, 또는 depth test) 등을 지원하고 있다.
- 특히 텍스쳐 매핑은 3차원 렌더링 프로세서의 성능을 측정할 때 가장 중요한 최도가 된다. 상기 텍스쳐 매핑을 지원하기 위하여 대규모의 하드웨어 및 대용량의 메모리 장치가 필요하다. 따라서 3차원 렌더링 프로세서를 설계하는 경우 메모리 대역폭은 가장 중요한 요소이다. 또한, 3차원 렌더링 프로세서의 설계에 있어서 텍스쳐 매핑을 어떻게 효과적으로 처리할 수 있는가의 문제도 중요한 요소이다.
- 따라서 3차원 그래픽스 렌더링 엔진에서 메모리 대역폭 문제를 해결하기 위하여 3차원
 그래픽스 하드웨어 제작업체인 ATI사(ATI Technologies Inc)는 Hyper-Z를 제시하였고, NVIDIA
 사는 LMA(Lightspeed Memory Architecture)를 제시하였다.
- Hyper-Z 및 LMA는 프래그먼트마다 24비트 또는 32비트의 저장공간을 필요로 하므로 Hyper-Z 및 LMA를 수행하기 위하여 대용량의 저장공간을 갖는 온-칩 메모리가 필요하다.

【발명이 이루고자 하는 기술적 과제】

- (11) 따라서 본 발명이 이루고자 하는 기술적인 과제는 3차원 그래픽스 렌더링 엔진에서 메모리 대역폭을 줄이기 위한 방법 및 장치를 제공하는 것이다.
- 또한, 본 발명이 이루고자 하는 기술적인 과제는 실시간으로 현재 렌더링되고 있는 프래 그먼트의 분포에 따라 깊이 필터의 최적 위치를 찾기 위한 방법을 제공하는 것이다.



【발명의 구성 및 작용】

상기 기술적 과제를 달성하기 위한 스크린 상에 다수개의 물체들을 디스플레하기 위한 3차원 그래픽스 렌더링 엔진에서 프래그먼트를 처리하는 방법은 3차원 공간의 2-축의 소정의 각위치에 n개의 깊이 필터를 위치시키는 단계; 현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 제1물체의 각 프래그먼트에 상응하는 데이터를 소정의 저장장치로 저장하는 단계; 현재 래스터라이징되고 있는 제2물체를 구성하는 다수개의 프레그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 상기 비교결과 및 상기 소정의 저장장치에 저장된 데이터에 기초하여 상기 제1물체의 각 프레그먼트에 의하여 겹쳐지게 될 상기 제2물체의 각 프레그먼트를 제거하는 단계; 및 상기 제1물체의 각 프레그먼트 및 상기 제거된 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트를 렌더링하는 단계를 구비한다. 상기 소정의 저장장치는 각 프래그먼트마다 log2(n+1)비트의 저장공간을 갖는다.

상기 기술적 과제를 달성하기 위한 3차원 그래픽스 렌더링 엔진에서 다수개의 프래그먼트들로 구성된 제1물체와 다수개의 프래그먼트들로 구성된 제2물체를 순차적으로 랜더링하는 방법은 3차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계; 현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 깊이 필터로 사상되고 상기제1물체의 각 프래그먼트에 상응하는 데이터를 소정의 저장장치로 저장하는 단계; 상기 제2물체를 구성하는 프레그먼트를 각각을 래스터라이징하는 단계; 상기 제2물체의 각 프레그먼트의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과 및 상기 소정의 저장장치에 저장된 상기 제1물체의 각 프래그먼트에 상응하는 데이터에 기초하여 상기 제2



물체를 구성하는 적어도 하나의 프래그먼트를 제거하는 단계; 및 상기 제거된 적어도 하나의 프레그먼트를 제외하고 상기 제1물체에 대한 데이터 및 상기 제2물체에 대한 데이터로 구성된 프래그먼트 데이터를 출력하는 단계를 구비한다.

상기 3차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계가 n개의 깊이필터를 각각을 위치시키는 단계인 경우, 상기 소정의 저장장치는 각 프래그먼트마다 log2(n+1)비트의 저장공간으로서 SRAM으로 구현되는 온-칩 메모리인 것이 바람직하다.

또한, 상기 3차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계가 n개의 깊이 필터들 각각을 위치시키는 단계인 경우, 상기 소정의 저장장치는 각 프래그먼트마다 log₂ (n+1)비트의 저장공간을 갖는 SRAM으로 구현되는 캐쉬 메모리와 SDRAM으로 구현되는 외부 메모 리 장치를 포함하는 것이 바람직하다.

상기 기술적 과제를 달성하기 위한 3차원 그래픽스 렌더링 엔진은 데이터를 저장하기 위한 내부 메모리 장치; 3차원정보를 수신하고 이를 기초로 삼각형 내의 모든 픽셀 데이터를 생성하는 픽셀 보간회로; 상기 픽셀 보간회로의 출력신호에 응답하여 상기 삼각형 내의 모든 좌표들에 대한 데이터를 생성하는 텍셀 보간회로; 및 3차원 공간의 Z-축에 각각 위치하는 n개의 깊이 필터를 구비하고, 현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 제1물체의 각 프래그먼트에 상응하는 데이터를 상기 내부 메모리 장치에 저장하고, 상기 제1물체가 레스터라이징된 후에 래스터라이징되고 있는 제2물체를 구성하는 다수개의 프레그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 상기 비교결과 및 상기 소정의 저장장치에 저장된 데이터에 기초하여 상기 제1물체의 각 프레그먼트 에 의하여 겹쳐지게 될 상기 제2물체의 각 프레그먼트를 제거하고, 상기 제1물체의 각 프레그



먼트에 대한 데이터 및 상기 제거된 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트에 대한 데이터를 출력하는 깊이 필터회로를 구비한다. 상기 소정의 저장장치는 각 프래그먼트마다 $\log_2(n+1)$ 비트의 저장공간을 갖는다.

- 〈18〉 상기 3차원 그래픽스 렌더링 엔진은 상기 깊이 필터 회로로부터 출력되는 데이터를 수신하고 텍스쳐 동작을 수행하는 텍스쳐 블락; 상기 텍스쳐 블락으로부터 출력되는 데이터를 수신하고 퍼-프래그먼트 동작을 수행하는 퍼-프래그먼트 블락; 현재 디스플레이되고 있는 영상에 대한 깊이 값을 저장하는 깊이 버퍼; 및 상기 퍼-프래그먼트 블락으로부터 출력되는 데이터와 깊이 버퍼로부터 출력되는 데이터에 기초하여 상기 제1물체를 구성하는 각 프래그먼트의 깊이 값 및 상기 제2물체를 구성하는 각 프래그먼트의 깊이 값을 비교하고 그 비교결과에 기초하여 대응되는 상기 제2물체의 프래그먼트를 제거하는 깊이 테스트 블락을 더 구비한다.
- 상기 깊이 테스트 블락은 제거될 수 없는 제2물체의 프레그먼트들의 수 및 제거할 수 있는 가능성은 있으나 렌더링되는 순서에 따라 제거하지 못하는 제2물체의 프래그먼트들의 수를 비교하고, 그 비교결과에 기초하여 상기 깊이 필터의 3차원 공간의 Z-축에서의 위치를 제어하기 위한 위치제어신호를 출력한다.
- 본 발명과 본 발명의 동작상의 이점 및 본 발명의 실시에 의하여 달성되는 목적을 충분히 이해하기 위해서는 본 발명의 바람직한 실시예를 예시하는 첨부 도면 및 첨부 도면에 기재된 내용을 참조하여야만 한다.
- <21> 이하, 첨부한 도면을 참조하여 본 발명의 바람직한 실시예를 설명함으로써, 본 발명을 상세히 설명한다. 각 도면에 제시된 동일한 참조부호는 동일한 부재를 나타낸다.



- 도 1은 본 발명의 실시예에 따른 3차원 그래픽스 렌더링 엔진의 블록 다이어 그램을 나타낸다. 3차원 그래픽스 렌더링 엔진(100)은 래스터라이져(110), 메모리 블락(120), 텍스쳐 블락(130), 퍼-프래그먼트 블락(150), 깊이 테스트 블락(170) 및 표시장치(190)를 구비한다. 메모리 블락(120)은 외부 메모리 장치(121), 텍스쳐 메모리(131), 스텐실 메모리(151) 및 깊이 버퍼(171)를 구비한다. 외부 메모리 장치(121), 텍스쳐 메모리(131), 스텐실 메모리(151) 및 깊이 버퍼(171)는 SDRAM 또는 DDR-SDRAM으로 구현될 수 있다.
- 도든 3차원 이미지는 그래픽 파이프라인에서 생성되며, 상기 그래픽 파이프라인의 첫 번째 단계는 기하연산단계로서 3차원 이미지에 숨어있는 벡터 그래픽 정보와 배경 이미지가 컴퓨터에서 처리될 수 있는 3차원 정보(triangle data)로 바뀌는 단계이다. 그래픽 파이프라인의 두 번째 단계는 렌더링(rendering) 및 쉐이딩 (shading) 단계로서 3차원 정보(triangle data) 가 모니터 상에서 디스플레이될 수 있도록 픽셀로 바뀌는 단계이다.
- 따라서 래스터라이져(110)는 3차원 정보(triangle data)를 처리하여 프레그먼트 데이터를 생성한다. 래스터라이져(110)는 픽셀 보간 회로(111), 텍셀 보간 회로(113), 깊이 필터회로(115) 및 내부 메모리 장치(117)를 구비한다.
- ~25> 픽셀 보간 회로(111)는 3차원정보(TDATA)를 수신하고 수신된 3차원정보 (TDATA)에 기초하여 픽셀 보간(pixel interpolation)을 통하여 각 꼭지점을 기준으로 삼각형내의 모든 픽셀들의 데이터를 생성한다. 여기서 3차원정보(TDATA)는 삼각형의 꼭지점의 좌표에 대한 정보를 의미한다. 3차원 정보는 픽셀의 위치정보(x, y, x, w)와 텍스쳐 좌표에 대한 정보(s, t, r, w), 안개 값 및 칼라정보 등을 포함한다. 여기서 w는 3차원 동치 좌표(homogeneous coordinates)를 나타내기 위한 값이고, s, t, r, w각각은 꼭지점의 위치정보(x, y, x, w)와 같은 텍스쳐 좌표를 나타낸다.



- 텍셀 보간 회로(113)는 픽셀 보간 회로(111의 출력신호를 수신하고 택셀 보간
 (texel(=texture element) interpolation)을 통하여 꼭지점의 좌표만으로 삼각형 내의 모든 좌표에 대한 데이터를 생성한다. 여기서 생성된 데이터는 텍스처링 작업 시 필요한 텍스터 데이터의 좌표를 의미한다.
- <27> 도 2는 본 발명에따른 3차원 공간상의 깊이 필터의 개념도를 나타낸다. 도 1 및 도 2를 참조하여 깊이 필터회로(115)의 구조 및 동작을 설명하면 다음과 같다.
- <28> 여기서 NP(Near Plane)는 3차원 공간상에서 사람의 눈으로부터 가장 가까이 있는 평면을 나타내고, FP(Far Plane)은 삼차원 공간상에서 사람의 눈으로부터 가장 멀리 있는 평면을 나타 낸다. DF는 NP와 FP으로 한정된 3차원 공간상의 Z-축상의 소정의 위치에 설치된 깊이 필터를 의미한다. 따라서 사람의 눈에 보이는 프래그먼트들은 NP와 FP사이에 존재한다.
- 수선 표시장치(190)의 스크린 상에 도시되는 제1물체(A) 및 제2물체(B)는 각각 다수개의 프래그먼트들을 구비하고, 제1물체(A)가 렌더링(엄밀하게 말하자면 래스터라이징)된 후 제2물 체가 렌더링(래스터라이징)된다고 가정한다.
- 직이 필터회로(115)는 현재 래스터라이징되고 있는 제1물체(A)를 구성하는 다수개의 프래그먼트를 각각의 3차원 공간상의 깊이 값과 상기 깊이 필터(DF)의 깊이 값을 비교하고, 그비교결과에 기초하여 상기 제1물체(A)의 각 프래그먼트에 상응하는 데이터를 내부 메모리 장치.



여컨대 제1물체(A)를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값이 상기 깊이 필터(DF)의 깊이 값보다 작은 경우 제1물체(A)를 구성하는 각 프래그먼트가 깊이 필 터(DF)로 사상된 영역의 깊이 필터 값(DFV)은 "1"로 설정되고 그 값은 내부 메모리 장치(117) 에 저장되고, 그 이외의 영역에 대한 깊이 필터 값(DFV)은 "0"으로 설정되고 그 값은 내부 메 모리 장치(117)에 저장된다.

(33> 따라서 하나의 깊이 필터가 깊이 필터 회로(115)에 존재하는 경우 내부 메모리 장치 (117)는 각 프래그먼트에 대한 데이터를 저장하기 위하여 1비트의 저장공간만을 필요로 한다. 그러나 n개의 깊이 필터들이 깊이 필터 회로(115)에 존재하는 경우 내부 메모리 장치(117)는 각 프래그먼트에 대한 데이터를 저장하기 위하여 log2(n+1)비트의 저장공간만을 필요로 한다.

내부 메모리 장치(117)는 SRAM으로 구현될 수 있다. 따라서 본 발명에 따른 내부 메모리
장치(117)의 메모리 대역폭은 Hyper-Z 및 LMA에 사용되는 프레그먼트당 24비트 또는 32비트의
메모리 대역폭보다 상당히 감소한다.

직이 필터회로(115)는 제1물체(A)가 레스터라이징된 후에 래스터라이징되고 있는 제2물체(B)를 구성하는 각 프레그먼트의 3차원 공간상의 깊이 값과 깊이 필터(DF)의 깊이 값을 비교하고, 상기 비교결과 및 상기 내부 메모리 장치(117)에 저장된 데이터에 기초하여 상기 제1물체(A)의 각 프레그먼트에 의하여 겹쳐지게 될 상기 제2물체(B)의 각 프레그먼트(C)를제거한다.

여컨대 라인(LI1)상에 있는 프래그먼트(201)가 제거되는 경우를 설명하면 다음과 같다. 제1물체(A)의 프래그먼트의 평면상의 좌표와 제2물체(B)의 프래그먼트(201)의 평면상의 좌표가 동일하고 상기 제2물체(B)의 프래그먼트(201)의 공간상의 깊이 값이 상기 깊이 필터의 깊이 값



보다 큰 경우, 깊이 필터회로 (115)는 내부 메모리 장치(117)에 저장된 데이터(예컨대 "1") 및 상기 비교결과에 기초하여 제2물체(B)의 프래그먼트(201)를 제거한다.

- 스러나 라인(LI2)상에 있는 프래그먼트(203)가 제거되지 않는 경우를 설명하면 다음과 같다. 상기 제2물체(B)의 프래그먼트(203)의 공간상의 깊이 값이 상기 깊이 필터의 깊이 값보 다 큰 경우라도 내부 메모리 장치(117)에 저장된 셀(205)에 대한 데이터가 "0"이므로(즉, 제2 물체(B)의 프래그먼트(203)와 겹쳐질 수 있는 제1물체(A)의 프래그먼트가 없음), 깊이 필터회 로(115)는 제2물체(B)의 프래그먼트 (203)를 제거할 수 없다.
- 직이 필터회로(115)는 제1물체(A)의 각 프레그먼트에 대한 데이터 및 제2물체의 각 프레그먼트 중에서 제1물체(A)의 각 프레그먼트와 겹쳐지는 적어도 하나의 프래그먼트(C)를 제외한 각 프레그먼트에 대한 데이터를 프래그먼트 데이터(FDATA)로서 텍스쳐 블락(130)으로 출력한다.
- 즉, 본 발명에 따른 깊이 필터회로(115)는 깊이 테스트 블락(170)에 앞서서 깊이 테스트 를 수행하고 제1물체(A)의 각 프래그먼트에 가려서 보이지 않는 제2물체(B)의 적어도 하나의 프래그먼트(C)를 신속하게 제거할 수 있는 효과가 있다.
- 도 3은 본 발명에 따른 3개의 깊이 필터들의 공간상의 배치를 나타낸다. 도 3은 더욱 많은 프래그먼트들을 신속하게 제거하기 위하여 n(n=3)개의 깊이 필터들을 Z-축상에 설치한 경우를 나타낸다.
- 여기서 DF1, DF2 및 DF3은 Z-축에 수직이 되도록 설치된 제1깊이 필터, 제2깊이 필터 및 제3깊이 필터를 각각 나타낸다. 깊이 필터 회로(115)는 각 깊이 필터(DF1, DF2, DF3)의 깊이



값과 래스터라이징되고 있는 각 물체(A1, B1, C1)를 구성하는 각 프래그먼트의 깊이 값을 비교하고, 그 비교결과에 기초하여 2비트로 구성된 데이터를 내부 메모리 장치(117)에 저장한다.

- 따라서 EDF는 각 물체(A1, B1, C1)가 래스터라이징되는 순서에 따라 내부 메모리 장치 (117)에 저장된 데이터를 깊이 필터로 엔코드한 맵(map)을 나타낸다. 여기서 00은 가려지지 않는 빈 셀 영역들을 나타내고, 01은 물체들(A1, B1, 및 C1)에 의하여 가려지는 깊이필터(DF3)의 셀 영역들의 값을 나타내고, 10은 물체들(A1 및 B1)에 의하여 가려지는 깊이필터(DF2)의 셀 영역들의 값을 나타내고, 11은 10은 물체(A1)에 의하여 가려지는 깊이필터(DF1)의 셀 영역들의 값을 나타낸다고 가정한다.
- 국3> 깊이 필터들의 수가 3개인 경우 내부 메모리 장치(117)는 한 프래그먼트당 log₂(n+1)= 2
 비트의 저장공간을 필요로 한다. 저장공간이 증가될수록 프래그먼트를 제거하는 효과는 증가한
 다. 빠른 동작 속도를 갖는 3차원 그래픽스 렌더링 엔진이 필요한 경우, 내부 메모리 장치
 (117)에 깊이 필터의 대한 모든 데이터를 저장하면 외부 메모리 장치(120)는 불필요하다.
- 또한 내부 메모리 장치(117)의 크기를 극소화하기 위하여 외부 메모리 장치(120)를 이용할 수 있다. 이 경우 내부 메모리 장치(117)는 SRAM을 이용한 캐쉬 메모리 형태로 구현될 수 있고 외부 메모리 장치(120)는 SDRAM 또는 DDR-SDRAM으로 구현 될 수 있다.
- 텍스쳐 블락(130)은 프래그먼트 데이터(FDATA)를 수신하고 텍스쳐 동작을 수행하고 텍스쳐 동작의 결과를 출력한다. 텍스쳐 블락(130)은 텍스쳐 메모리(131)에 저장된 각 픽셀의 칼라 정보를 이용하여 텍스쳐 동작을 수행한다.
- <46> 퍼-프래그먼트 블락(150)은 텍스쳐 블락(130)의 텍스쳐 동작의 결과를 수신하고 퍼-프 래그먼트 동작을 수행하고 그 퍼-프래그먼트 동작의 결과를 출력한다. 퍼-프래그먼트 블락



(150)은 포그(fog), 스텐실(stencil), 알파 블렌딩 동작을 수행한다. 퍼-프래그먼트 블락(150)이 스텐실 동작을 수행하는 경우 퍼-프래그먼트 블락(150)은 스텐실 메모리(151)에 저장된 렌더링 영역에 대한 정보를 이용하여 스텐실 동작을 수행한다.

- 직이 테스트 블락(170)은 상기 퍼-프래그먼트 동작의 결과 및 현재 표시장치(190)에 디스플레이되고 있는 영상에 대한 깊이 값을 수신하고 이들에 기초하여 상기 제1물체를 구성하는 각 프래그먼트의 깊이 값을 비교하고 그 비교결과에 기초하여 대응되는 상기 제2물체의 프래그먼트를 제거한다.
- 본 발명에 따른 깊이 테스트 블락(170)은 렌더링되는 프래그먼트들의 공간상의 분포에 따라 공간상의 깊이 필터의 위치를 실시간으로 제어하기 위한 위치제어신호를 깊이 필터회로 (115)로 출력한다.
- 도 4는 본 발명에 따른 필터의 위치에 따른 전체 프래그먼트의 분포도를 나타낸다. 도 4를 참조하여 깊이 테스트 블락(170)이 렌더링되는 프래그먼트들의 공간상의 분포에 따라 공간상의 깊이 필터의 위치를 실시간으로 제어하기 위한 개념을 설명하면 다음과 같다.
- 여기서 t는 깊이 필터의 위치를 나타내고, 세로축은 프래그먼트들의 누적값을 나타내고, RP는 깊이 필터회로(115)에서 제거된 프래그먼트의 수를 나타내고, FP는 깊이 필터회로(115)에서 구조적으로 제거될 수 없는 프래그먼트의 수를 나타내고, BP는 깊이 필터회로(115)에서 제거될 수 있는 총 프래그먼트의 수를 나타내고, SP는 깊이 필터회로(115)에서 제거할 수 있는 가능성은 있으나 렌더링되는 순서에 의해 제거하지 못한 프래그먼트의 수를 나타낸다.



된 바와 같이 FP와 SP가 교차하는 위치(t)에서 가장 많은 프래그먼트들이 제거된다. 따라서 깊이 테스트 블락(170)은 FP와 SP가 교차하는 경우 도 2에 도시된 바와 같은 깊이 필터의 3차원 공간의 Z-축에서의 위치를 제어하기 위한 위치제어신호를 깊이 필터회로(115)로 출력한다. 따라서 깊이 필터회로(115)는 상기 위치제어신호에 응답하여 깊이 필터의 Z-축에서의 위치를 제어한다.

본 발명은 도면에 도시된 일 실시 예를 참고로 설명되었으나 이는 예시적인 것에 불과하며, 본 기술 분야의 통상의 지식을 가진 자라면 이로부터 다양한 변형 및 균등한 타 실시예가 가능하다는 점을 이해할 것이다. 따라서, 본 발명의 진정한 기술적 보호 범위는 첨부된 등록청구범위의 기술적 사상에 의해 정해져야 할 것이다.

【발명의 효과】

상술한 바와 같이 본 발명에 따른 3차원 그래픽스 렌더링 엔진에서 n개의 깊이 필터들을 이용하여 눈에 보이지 않는 프래그먼트를 텍스쳐 매핑 등의 매우 큰 메모리 대역폭을 필요로하는 연산 이전에 제거하는 효과를 가질 수 있으며 상기 방법 및 장치는 각 프래그먼트당 log2 (n+1)비트의 저장공간만을 필요로 하므로 다른 형태의 방법들에 비하여 작은 저장공간이 필요하기 때문에 내부 메모리 장치의 크기는 감소되는 효과가 있다.



【특허청구범위】

【청구항 1】

스크린 상에 다수개의 물체들을 디스플레하기 위한 3차원 그래픽스 렌더링 엔진에서 프 래그먼트를 처리하는 방법에 있어서,

3 차원 공간의 Z-축의 소정의 각 위치에 n개의 깊이 필터를 위치시키는 단계;

현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 제1 물체의 각 프래그먼트에 상응하는 데이터를 소정의 저장장치로 저장하는 단계;

현재 래스터라이징되고 있는 제2물체를 구성하는 다수개의 프레그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 상기 비교결과 및 상기 소정의 저 장장치에 저장된 데이터에 기초하여 상기 제1물체의 각 프레그먼트에 의하여 겹쳐지게 될 상기 제2물체의 각 프레그먼트를 제거하는 단계; 및

상기 제1물체의 각 프레그먼트 및 상기 제거된 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트를 렌더링하는 단계를 구비하는 것을 특징으로 하는 렌더링 방법.

【청구항 2】

제1항에 있어서, 상기 소정의 저장장치는 각 프래그먼트마다 $\log_2(n+1)$ 비트의 저장공간을 갖는 특징으로 하는 렌더링 방법.

【청구항 3】

3차원 그래픽스 렌더링 엔진에서 다수개의 프래그먼트들로 구성된 제1물체와 다수개의 프래그먼트들로 구성된 제2물체를 순차적으로 랜더링하는 방법에 있어서,



3 차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계;

"현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 깊 이 필터로 사상되고 상기 제1물체의 각 프래그먼트에 상응하는 데이터를 소정의 저장장치로 저 장하는 단계;

상기 제2물체를 구성하는 프레그먼트들 각각을 래스터라이징하는 단계;

상기 제2물체의 각 프레그먼트의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과 및 상기 소정의 저장장치에 저장된 상기 제1물체의 각 프래그먼트에 상응하는 데이터에 기초하여 상기 제2물체를 구성하는 적어도 하나의 프래그먼트를 제거하는 단계; 및

상기 제거된 적어도 하나의 프레그먼트를 제외하고 상기 제1물체에 대한 데이터 및 상기 제2물체에 대한 데이터로 구성된 프래그먼트 데이터를 출력하는 단계를 구비하는 것을 특징으로 하는 렌더링 방법.

【청구항 4】

제3항에 있어서, 상기 3차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계 가 n개의 깊이필터들 각각을 위치시키는 단계인 경우, 상기 소정의 저장장치는 각 프래그먼트 마다 $\log_2(n+1)$ 비트의 저장공간을 갖는 SRAM으로 구현되는 온-칩 메모리인 것을 특징으로 하는 렌더링 방법.



【청구항 5】

제3항에 있어서, 상기 3차원 공간의 Z-축의 소정의 위치에 깊이 필터를 위치시키는 단계 가 n개의 깊이 필터들 각각을 위치시키는 단계인 경우, 상기 소정의 저장장치는 각 프래그먼트 마다 $\log_2(n+1)$ 비트의 저장공간으로서 SRAM으로 구현되는 캐쉬 메모리와 SDRAM으로 구현되는 외부 메모리 장치를 포함하는 것을 특징으로 하는 렌더링 방법.

【청구항 6】

제3항에 있어서, 상기 랜더링 방법은,

상기 프래그먼트 데이터를 수신하고 텍스쳐 동작을 수행하고 텍스쳐 동작의 결과를 출 력하는 단계;

상기 텍스쳐 동작의 결과를 수신하고 퍼-프래그먼트 동작을 수행하고 그 퍼-프래그먼트 동작의 결과를 출력하는 단계; 및

상기 퍼-프래그먼트 동작의 결과 및 현재 디스플레이되고 있는 영상에 대한 깊이 값을 수신하고 이들에 기초하여 상기 제1물체를 구성하는 각 프래그먼트의 깊이 값 및 상기 제2물체를 구성하는 각 프래그먼트의 깊이 값을 비교하고 그 비교결과에 기초하여 대응되는 상기 제2물체의 프래그먼트를 제거하는 단계를 더 구비하는 것을 특징으로 하는 렌더링 방법.

【청구항 7】

제6항에 있어서, 상기 렌더링 방법은,

상기 프래그먼트를 제거하는 단계를 통하여 제거될 수 없는 상기 제2물체의 프레그먼트 들의 수 및 제거할 수 있는 가능성은 있으나 렌더링되는 순서에 따라 제거하지 못하는 상기



제2물체의 프래그먼트들의 수를 비교하고, 그 비교결과에 기초하여 상기 깊이 필터의 위치를 제어하는 단계를 더 구비하는 것을 특징으로 하는 렌더링 방법.

【청구항 8】

3차원 그래픽스 렌더링 엔진에 있어서.

데이터를 저장하기 위한 내부 메모리 장치;

3차원정보를 수신하고 이를 기초로 삼각형 내의 모든 픽셀 데이터를 생성하는 픽셀 보간 회로;

상기 픽셀 보간회로의 출력신호에 응답하여 상기 삼각형 내의 모든 좌표들에 대한 데이터를 생성하는 텍셀 보간회로; 및

3차원 공간의 Z-축에 각각 위치하는 n개의 깊이 필터를 구비하고, 현재 래스터라이징되고 있는 제1물체를 구성하는 다수개의 프래그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 그 비교결과에 기초하여 상기 제1물체의 각 프래그먼트에 상응하는 데이터를 상기 내부 메모리 장치에 저장하고, 상기 제1물체가 레스터라이징된 후에 래스터라이징되고 있는 제2물체를 구성하는 다수개의 프레그먼트들 각각의 3차원 공간상의 깊이 값 및 상기 깊이 필터의 깊이 값을 비교하고, 상기 비교결과 및 상기 소정의 저장장치에 저장된 데이터에 기초하여 상기 제1물체의 각 프레그먼트에 의하여 겹쳐지게 될 상기 제2물체의 각 프레그먼트를 제거하고, 상기 제1물체의 각 프레그먼트에 대한 데이터 및 상기 제거된 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트를 제외한 상기 제2물체의 각 프레그먼트에 대한 데이터를 출력하는 깊이 필터회로를 구비하는 것을 특징으로 하는 3차원 그래픽스 렌더링 엔진.



【청구항 9】

제8항에 있어서, 상기 소정의 저장장치는 각 프래그먼트마다 $\log_2(n+1)$ 비트의 저장공간을 갖는 특징으로 하는 3차원 그래픽스 렌더링 엔진.

【청구항 10】

제8항에 있어서, 상기 3차원 그래픽스 렌더링 엔진은,

상기 깊이 필터 회로로부터 출력되는 데이터를 수신하고 텍스쳐 동작을 수행하는 텍스 쳐 블락;

상기 텍스쳐 블락으로부터 출력되는 데이터를 수신하고 퍼-프래그먼트 동작을 수행하는 퍼-프래그먼트 블락;

현재 디스플레이되고 있는 영상에 대한 깊이 값을 저장하는 깊이 버퍼; 및

상기 퍼-프래그먼트 블락으로부터 출력되는 데이터와 깊이 버퍼로부터 출력되는 데이터에 기초하여 상기 제1물체를 구성하는 각 프래그먼트의 깊이 값 및 상기 제2물체를 구성하는 각 프래그먼트의 깊이 값을 비교하고 그 비교결과에 기초하여 대응되는 상기 제2물체의 프래그먼트를 제거하는 깊이 테스트 블락을 더 구비하는 것을 특징으로 하는 3차원 그래픽스 렌더링엔진.

【청구항 11】

제8항에 있어서, 상기 깊이 테스트 블락은 제거될 수 없는 제2물체의 프레그먼트들의 수 및 제거할 수 있는 가능성은 있으나 렌더링되는 순서에 따라 제거하지 못하는 제2물체의 프래그먼트들의 수를 비교하고, 그 비교결과에 기초하여 상기 깊이 필터의 3차원 공간의 Z-축에서

ソ



출력 일자: 2003/10/21

의 위치를 제어하기 위한 위치제어신호를 출력하는 것을 특징으로 하는 3차원 그래픽스 렌더링엔진.



【도면】

